行政院國家科學委員會專題研究計畫 期中進度報告

微電子工程學門研究發展及推動規劃(2/3) 期中進度報告(精簡版)

計畫類別:個別型

計 畫 編 號 : NSC 95-2217-E-002-002-

執 行 期 間 : 95年12月01日至96年11月30日執 行 單 位 : 國立臺灣大學電子工程學研究所

計畫主持人:胡振國

處理方式:本計畫可公開查詢

中 華 民 國 96年11月28日

行政院國家科學委員會補助專題研究計畫成果報告

微電子工程學門研究發展及推動規劃(2/3)

計畫類別: 個別型計畫 整合型計畫

計畫編號:NSC95-2217-E-002-002

執行期間: 95年12月01日至96年11月30日

計畫主持人:胡振國 國立台灣大學電子工程研究所教授

計畫參與人員:張嘉華

執行單位:國立台灣大學電子工程研究所

中華民國96年11月27日

微電子工程學門研究發展及推動規劃(2/3)

Research Development and Planning of the Micro-Electronics Engineering Program

計畫編號: NSC 95-2217-E-002-002

執行期限: 95 年 12 月 01 日至 96 年 11 月 30 日 主持人: 胡振國 國立台灣大學電子工程研究所教授

參與人員:張嘉華

一、中文摘要

微電子科技領域是現今國家所大力推動的研究領域,而微電子工程學門主要目的為推動臺灣微電子相關領域研究發展。微電子學門除建立及扮演研究者與國科會間溝通橋樑外,並積極推動未來研究方向的指引。今年度執行計畫的重點為進一步充實學門網站的資訊,以提供國內學者作參考。此外,透過舉辦VLSI/CAD及solid states electronics子領域的大型成果發表會,使學者之研究成果互相分享,增進國內產學界交流的機會。

Abstract

The microelectronics technology is one of the key developing research areas of our country. The main purpose of the micro-electronics engineering program is to promote the research projects in the microelectronic domain. Besides building up and acting as the link among researchers and the National Science Council, the micro-electronics engineering program also actively promotes the leadership for the research direction in the future. To substantiate the information of websites for scholars is focal point of the plan in this year. Through holding the achievement publish meetings of VLSI/CAD and solid states electronics subfields. scholar's

research results can share each other, The meetings also promote and produce the chance for the industrial and academic circles.

二、計畫執行項目

- 1. 規劃微電子學門研究項目
- 2. 管理及更新微電子學門網站資訊
- 3. 收集國內學者之年度成果報告
- 4. 製作 95 年度學門積體電路與系統設計及固態電子子領域成果集
- 5. 建立學術交流用之精簡報告展覽制度
- 6. 舉辦微電子學門成果發表會 (VLSI/CAD 及固態電子領域)

三、計畫執行成果

1. 規劃本年度學門研究項目

規劃微電子領域重點研究項目,為學門發展之重點。本學門參考國際最新發表在IEDM、ISSCC及DAC等重要國際會議的研究成果所強調的重點研究領域,並配合國內研究環境之特殊性,提出年度前瞻研究的規劃項目。分別為非揮發性記憶體元件、生醫應用電路系統設計、固態電子子學門及積體電路與系統設計子學門之四項研究規劃,刊登在學門網站如圖一,提供國內學者擬定未來研究計畫之參考,。



圖一、微電子學門年度重點研究項目

2. 管理及更新微電子學門網站資訊



圖二、人才資料庫「專長」搜尋功能

學門網站年度成果展示亦為學門網站提供之重點資訊如圖三。學門在今年七月配合 VLSI/CAD 成果發表會議及九月配合固態電子領域發表會議時程,分別請相關領域教師提供一頁之精簡成果報告,讓學門教師透過網頁上傳入學門

資料庫方式,收集全國年度最新成果報告資訊。並於兩大成果發表會結束後,將教師之精簡成果報告,開放於網頁上交流。能讓國內各學者互相觀摩最新的研究成果,以激盪出創意,以及尋求研究合作的機會。



圖三、本年度之計畫成果展示

3. 收集國內學者之年度完整成果報告

本年度持續建構計畫報告上傳之網站平台,並積極通知微電子學門中本年度執行計畫的各學者專家上傳年度成果報告時,並同時規劃於資料庫上傳系統,新增「研究領域分類」之功能。學門參考本年度IEDM、ISSCC 及 DAC 三大國際會議中的重點子領域,規劃出研究領域分類表如表一。教師可依其執行計畫屬性,自行選擇計畫分類,學門最後則依各子領域類別,整理出同屬性領域之報告,可提供國內學者於研究時,能更有效率的掌握研究資訊。

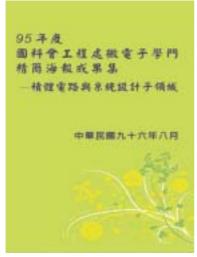
表一、	研究子領域分類表

7.7 W S-		67308864		Estato.		
Nonembudge-	er.	Andrejas Mills	16.	Automobile (III)	det.	
properties (street, accelerate)	854	Sea-	W-	-	+	
States around tables	ime	State	2	18No	3514	
Minano	141	States 1850, molecular dialest	AAE	invested to take the	14.	
	som.	Street.	lai.	largers.	141	
NOT and	rini	Spileronia.	10.	Serverana .	161	
Talking of Facilities	100	Silvering Street	175	Transfera	19-	
Seaton, print, and respond reconsidered drives	0130	-	tur	Section of Phi-	10-	
Company with ringsor	to-	Nation in contraction	840	Samuel Sounds	MA	
		- 11	100	Testiniani in	kp.	

4. 製作 95 年度微電子學門研究成果集

本年度之研究成果集依積體電路與系統設計(VLSI/CAD)及固態電子(Solid state electronics)子領域分別製作。內容為透過 ASP.NET 及 SQL Server 資料庫收集之各教師之一頁精簡成果報告,依子領域屬性之編排方式,製作出學門研究成果集,並於年度成果會議中印發給國內學者專家參考。本年度之成果集資訊如下:

a. 積體電路與系統設計子領域成果集: 內容收錄該領域教師共約 145 份計畫報 告,成果集頁數約 105 頁,如圖四。



圖四、積體電路與系統設計領域成果集 b. 固態電子子領域成果集:內容收錄該 領域教師共約128份計畫報告,成果集 頁數約96頁,如圖五。



圖五、固態電子子領域成果集

5. 建立精簡報告展覽制度



圖六、精簡報告展覽制度(VLSI/CAD)

计算编数	3.持に	89.08	*110	28.65	计算编数	1.持ち	89.08	+1+0	7845
0.23440.00	1601	81.681.9	100	0.0.0	0.0014-00401	1/50	81,0115	100	D+D+0
100000000	865	第二条例と9	b	D-D-0	0.004.0040	141	81,030,03	100	D-D-0
002544039	COR	第1届第1年	je:	0.0.0	6329436940	507	R0.600.09	51.	3-13-0
0.000.000.00	1708	81.681.9	BEC10	D-D-0	0.0010.00100	230	#21.63511W	grap.	D-D-0
100111000	NO.	第三届男人学	in .	0.0.0	0.001.000	ROL	B1.65599	DUN	D-D-0
62554000	M1.0	81.681.5	BA120	B-0-0	62344640	STOR	R0.0005	H	B-12-0
0.000 0.000	REN	819819	ja	D-D-0	0.00000000	110	R10019	836	D+D+0
H3518463N	965	800 金剛大學	bac	3-0-0	0.2342.0040	803	80.0009	CB .	B-D-0
0254600	181	814875	100	0.0.0	6-251-06-01	9.50	81.0019	100	D+D+0
0.0011.00.00	110	824818	prop	0.0.0	0.0011.0040	F(1)E	82,650.9	grap	D+D1+0
6254623	880	804905	þu.	3:0:0					3000
0.0000000	010	814815	ja	0.0.0					B-B-0

圖七、精簡報告評審表(固態電子)

6. 舉辦微電子學門年度成果發表會

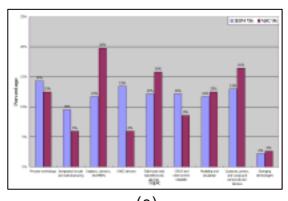
舉行年度成果發表會為學門最重要的任務,透過此發表會的舉辦,可以增進與會學者的交流,以及國科會、產學界間重要訊息之傳遞。本年度成果發表會共舉行兩次會議,分別為96.8.7配合中山大學主辦之VLSI/CAD會議舉行之積體電路與系統設計成果發表會如圖八,以及96.12.1配合清華大學主辦 IEDMS會議舉行之固態電子成果發表會。



圖八、積體電路與系統設計會議報到處成果發表會中首先安排學門召集人報告如圖九,內容主要為本年度國科會工程處以及學門重要事項宣導、96年度國科會專題研究計畫通過數據分析、本年度三大國際會議 IEDM、ISSCC、DAC重點領域分析如圖十、96年度學門規劃研究項目,以及簡介本年度報告收集展覽制度等重要訊息。因此與會學者參與熱烈。



圖力、學門召集人胡振國教授報告



圖十、(a)2006 IEDM 與(b)2007 ISSCC 發表論文與國科會通過計畫之比較

學門成果發表會中並邀請 95 年度多年期(三年)結案計畫之主持人於學門成果發表會中進行口頭報告圖十一。分別為積體電路與系統設計共六位,固態電子領域共 12 位。內容為各多年期計畫主持人近年來之重要研究成果與心得,透過口頭報告的方式以及問題交流的得過過一個大學的學者有機會與各主持人進行雙向研討,更有助於國內增進國內微電子領域交流的機會。



圖十一、多年期計畫主持人口頭報告